

INSTITUTO TECNOLÓGICO DE CIUDAD MADERO

DIVISIÓN DE ESTUDIOS DE POSGRADO E INVESTIGACIÓN

MAESTRÍA EN INGENIERÍA ELÉCTRICA

ESTADÍSTICA DE PRODUCTIVIDAD

ARTICULOS

Periodo: 2012-2017

Línea de Generación y Aplicación del Conocimiento LGAC #1:
Sistemas Electrónicos y de Control

Profesores participantes:

Pedro Martín García Vite, Aarón González Rodríguez, Rubén Salas Cabrera y
Luis Fortino Cisneros Sinencio.



En la Tabla 1 se muestra el resumen de los ARTICULOS que fueron realizados por los estudiantes y profesores pertenecientes a la LGAC #1 Sistemas Electrónicos y de Control SEYC.

TABLA 1 RESUMEN DE PRODUCTIVIDAD (ARTICULOS)

Total de Artículos	LGAC#1: SEYC
	22

Artículos:

- 1) A novel DC-DC multilevel SEPIC converter for PEMFC systems.
Julio Cesar Rosas-Caro, Victor M. Sanchez, Rene Fabian Vazquez-Bautista, Luis Javier Morales-Mendoza, Jonathan Carlos Mayo-Maldonado, Pedro Martin Garcia-Vite, Romeli Barbosa. International Journal of Hydrogen Energy 41 (2016).
- 2) A noise-robust positive-feedback floating-gate logic.
Luis F Cisneros-Sinencio, Alejandro Diaz-Sanchez, Jaime Ramirez-Angulo
IEICE Transactions on Electronics. Vol. E99.C. No.4. pp. 452-457. 2016
- 3) A DC-DC converter with quadratic gain and input current ripple cancelation at a selectable duty cycle
Pedro Martín García-Vite, Carlos Abraham Soriano Rangel, Julio Cesar Rosas-Caro, Fernando Mancilla-David. Renewable Energy 101 (2017).
- 4) Power Quality Improvement by Interleaving Unequal Switching Converters
Arias-Angulo Juan Pedro, Rosas-Caro Julio Cesar, Beltran-Carbajal Francisco, Valderrabano-Gonzalez Antonio, Haro-Sandoval Eduardo, Gutierrez-Alcala Salvador, Alejo-Reyes Avelina, Garcia-Vite Pedro Martin.
IEICE Electronics Express. 2016.

- 5) Bootstrap cascaded multilevel converter.
Jose Genaro Gonzalez-Hernandez, Jose Eduardo Martinez-Bernal, Antonio Valderrabano-Gonzalez, Julio Cesar Rosas-Caro, Francisco Beltran-Carbajal, Juan Manuel Ramirez-Arredondo, Juan Miguel Gonzalez-Lopez.
IEICE Electronics Express. Vol. 11 (2014) No. 17.
- 6) Path Tracking of dynamics of a Chaotic Memristor Circuit.
H. Vazquez-Leal, A. Herrera-May, Y. Khan, U. Filobello-Nino, R. Castaneda-Sheissa, V. M. Jimenez-Fernandez, L. F. Cisneros-Sinencio, A. Diaz-Sanchez, J. Sanchez-Orea
Journal of Interpolation and Approximation in Scientific Computing 2014.
pp. 1-18.
- 7) Realistic model for the multiple-input floating-gate transistor.
Luis F Cisneros-Sinencio, Alejandro Diaz-Sanchez, Jaime Ramirez-Angulo, Hector Vazquez-Leal.
IEEE Transactions on Electrical and Electronic Engineering. 2014.
- 8) A Transformer-less High-Gain Boost Converter With Input Current Ripple Cancellation at a Selectable Duty Cycle.
Julio Cesar Rosas-Caro, Fernando Mancilla-David, Jonathan Carlos Mayo-Maldonado, Juan Miguel Gonzalez-Lopez, Hilda Lizeth Torres-Espinosa and Jesus Elias Valdez-Resendiz.
IEEE Transactions on Industrial Electronics, Vol. 60, No. 10, October 2013.
- 9) FGMOS flip-flop for low-power signal processing.
Luis F. Cisneros-Sinencio , Alejandro Diaz-Sanchez & Jaime Ramirez-Angulo.
Journal International Journal of Electronics. Volume 100, Issue 12.
Pages 1683-1689. Dec 2012.
- 10) Fixed-Term Homotopy.
Hector Vazquez-Leal, Yasir Khan, Uriel Filobello-Niño, Arturo Sarmiento-Reyes, Alejandro Díaz-Sánchez, Luis-Fortino Cisneros-Sinencio.
Journal Applied Mathematics. 2013.
- 11) Diseño de la fuente de potencia de un transformador planar espiral mediante un convertidor LLC resonante.
Joel Rodríguez Guillén, Aarón González Rodríguez, Dayden Martínez Rodríguez, Noé Román Cruz Serna y Mario Humberto Ramírez Lío.
27° Encuentro Nacional de Investigación Científica y Tecnológica del Golfo de México. Mayo 2015.

12) Diseño del prototipo de un dispositivo FACTS para la compensación serie.
Jesús García Martínez, José Manuel Rivera Reyes, Hermenegildo Cisneros Villegas, Aarón González Rodríguez.

27° Encuentro Nacional de Investigación Científica y Tecnológica del Golfo de México. Mayo 2015.

13) A Pulse Width Modulated AC Link Dynamic Voltage Restorer.

Pedro M. Garcia-Vite, Fernando Mancilla–David, J. M. Ramirez, Crescencio Garcia Guendulain, and Jose de Jesus Chavez.

IEEE International Autumn Meeting on Power, Electronics and Computing (ROPEC). 2013.

14) Modelado de una VSC en el marco de Referencia DQ.

Pedro Martín García-Vite, Claudia G. Torres Orozco, Adrián Vázquez Vázquez, Martín Bibiano Hernández y Francisca Hernández Angel.

Revista Caos Conciencia. Año 7. No.1. Vol 6, 2012.

15) Per-Sequence Vector-Switching Matrix Converter Modules for Voltage Regulation

Pedro M. Garcia-Vite, Fernando Mancilla-David and Juan M. Ramirez.

IEEE Transactions on Industrial Electronics, Vol. 60, No. 12, December 2013.

16) Generalized DC-DC multiplier converter topology

Julio Cesar Rosas-Caro, Pedro Martin Garcia-Vite, Jose Merced Lozano-Garcia, Aaron Gonzalez-Rodriguez, Rafael Castillo-Gutierrez, and Rodolfo Castillo-Ibarra

IEICE Electronics Express, Vol.9, No.19, 1522–1527. 2012.

17) Fuel cell emulator based on interleaved synchronous buck converter

V. Sanchez, F. Chan, Juan M. Ramírez, Julio C. Rosas-Caro

IEEE Energy Conversion Congress and Exposition (ECCE), 2012.

18) Two switches based AC-link phase-shifter

Julio Cesar Rosas-Caro, Jesus Eugenio Flores-Hernandez, Jonathan Carlos Mayo-Maldonado, Juan Miguel Gonzalez-Lopez, Antonio Valderrabano-Gonzalez, Hermenegildo Cisneros-Villegas.

IEICE Electronics Express, Vol. 9 (2012) No. 15 pp. 1266-1272.

19) Two-switch three-phase ac-link dynamic voltage restorer

J.C. Rosas-Caro, F. Mancilla-David, J.M. Ramirez-Arredondo and A.M. Bakir
IET Power Electronics. Volume 5, Issue 9, November 2012, p. 1754 – 1763.

20) Dynamic voltage restorers based on AC-AC topologies.

Juan M. Ramirez, Member, Pedro Garcia-Vite, Jose M. Lozano, and Fernando Mancilla-David.

IEEE Power and Energy Society General Meeting, 2012.



21) Configuración de dos convertidores vectoriales en cascada para aplicaciones en acondicionadores de potencia.

Pedro Martín García-Vite, Claudia G. Torres Orozco, Adrián Vázquez Vázquez, Cresencio Guendulain García y Francisca Hernández Angel
Caos Conciencia 6. pp. 21-29. 2012.

22) On the experimental implementation of a nonlinear adaptive observer
Jonathan C. Mayo-Maldonado, Ruben Salas-Cabrera, Jesus de-Leon-Morales, Eduardo N. Salas-Cabrera, Diego Soto-Monterrubio, and Eduardo Martinez-Bernal.

IEICE Electronics Express, Vol.9, No.14, 1160–1165. 2012.



INSTITUTO TECNOLÓGICO DE CIUDAD MADERO

DIVISIÓN DE ESTUDIOS DE POSGRADO E INVESTIGACIÓN

MAESTRÍA EN INGENIERÍA ELÉCTRICA

ESTADÍSTICA DE PRODUCTIVIDAD

ARTICULOS

Periodo: 2012-2017

Línea de Generación y Aplicación del Conocimiento LGAC #2:
Sistemas Eléctricos de Potencia y Distribución

Profesores participantes:

Hermenegildo Cisneros Villegas, Rafael Castillo Gutiérrez, Gastón Hernández
Martínez y José de Jesús Durón Mendoza.



En la Tabla 1 se muestra el resumen de los ARTICULOS que fueron realizados por los estudiantes y profesores pertenecientes a la LGAC #1 Sistemas Eléctricos de Potencia y Distribución SEPYD

TABLA 1 RESUMEN DE PRODUCTIVIDAD (ARTICULOS)

Total de Artículos	LGAC#1: SEPYD
	9

Artículos:

- 1) Applying Parametric Functional Approximations for Teaching Electromechanical Systems.
J. Genaro González-Hernández, Rubén Salas-Cabrera, Carlos Soriano Rangel, E. Nacú Salas-Cabrera.
IOSR Journal of Electrical and Electronics Engineering (IOSR-JEEE)
Volume 12, Issue 1 Ver. III. Jan. – Feb. 2017, pp. 32-38.
- 2) Bifurcation Analysis of the Wound Rotor Induction Motor.
R. Salas-Cabrera, A. Hernandez-Colin, J. Roman-Flores, N. Salas-Cabrera
World Scientific Publishing Company. International Journal of Bifurcation and Chaos. Vol. 25. No. 12. 2015.
- 3) Modeling and Analysis of an Induction Machine Soft-Starter Interconnected to a Power Cable Using Frequency Domain Equivalents.
Jose de Jesus Chavez, M. Madrigal, Pedro Garcia-Vite.
International Conference on Power Systems Transients (IPST2013).
Vancouver, Canada. 2013.
- 4) Diseño de un controlador PID para un motor de CD utilizando la herramienta de desarrollo Launchpad MSP430 de T.I
Mario Humberto Ramírez Lio, Rafael Castillo Gutiérrez, Edson Javier Mares Bautista, Anselmo Martínez García, M.C. Aarón González Rodríguez. Academia Journals. 2016.

- 5) Diseño e implementación de un Controlador de velocidad para un motor de C.D del equipo Lab-Volt, utilizando una interface en tiempo real (RTAI). Anselmo Martínez García, Rubén Salas-Cabrera, Rafael Castillo Gutiérrez, Nacu Salas Cabrera, Rey David Reyes Sosa. Congreso Internacional de Investigación Academia Journals. 2016.
- 6) Simulación Digital de la Protección Diferencial de Transformador (87T), utilizando un transformador de Generación en Simulink. Harald de Jesús J. Castán, José de Jesús Durón M. Vigésima quinta Reunión Internacional de Otoño, de Comunicaciones, Computación, Electrónica, Automatización, Robótica y Exposición Industrial. México. 2015.
- 7) Importancia de la protección contra sobreexcitación (Volts/Hz) para los generadores síncronos. Verónica Rivera Espinosa, José de Jesús Durón Mendoza. Congreso Internacional de Investigación Academia Journals. 2014.
- 8) Análisis de Corto Circuito en Sistemas Eléctricos de Distribución. Rafael Castillo Gutiérrez, José A. Gallardo, Oswaldo G. Berman, Arturo Cantú, Adrián Ramírez Juárez. Vigésimo Sexta Reunión de Verano de Potencia y Aplicaciones Industriales RVP/AI. 2013
- 9) Costos Primarios de las FGD's en el SED. Oswaldo G. Berman, Rafael Castillo Gutiérrez, Hermenegildo Cisneros Villegas, Rodolfo Castillo Ibarra. Vigésimo Sexta Reunión de Verano de Potencia y Aplicaciones Industriales RVP/AI. 2013.

